
Programação Paralela e Distribuída

Professores

Gerson Geraldo H. Cavalheiro¹

(gersonc@unisinós.br)

Daniela Saccol Peranconi²

(daniela.saccol@gmail.com)

Resumo

Neste curso serão apresentados os fundamentos da programação concorrente em arquiteturas com múltiplos processadores, dotadas ou não de memória compartilhada. O enfoque do curso será no estudo de ferramentas de desenvolvimento baseadas em processos leves (threads POSIX) e bibliotecas de comunicação (MPI – Message Passing Interface).

O texto está disponibilizado no Caderno de Cursos Permanentes das ERADs

¹Graduado em Informática pela Pontifícia Universidade Católica do Rio Grande do Sul. Mestre em Ciência da Computação pela Universidade Federal do Rio Grande do Sul, na área de processamento de alto desempenho e Doutor pelo Instituto Nacional Politécnico de Grenoble, França, em Informática, Sistemas e Comunicações. Sua produção como pesquisador tem sido nos temas: Ambientes de Execução para Computação Paralela e Distribuída, Processamento de Alto Desempenho e Computação Móvel. Atua na Universidade do Vale do Rio dos Sinos, junto ao Programa Interdisciplinar de Pós-Graduação em Computação Aplicada (PIPCA/UNISINOS). Suas atividades estão ligadas à pesquisa e ao magistério em cursos de graduação e de pós-graduação.

²Graduada em Ciência da Computação pela Universidade Federal de Santa Maria. Mestre em Computação Aplicada pela Universidade do Vale do Rio dos Sinos, UNISINOS, Brasil. Atualmente professora na Universidade do Vale do Rio dos Sinos. Programa de Pós-Graduação em Computação Aplicada – Laboratório de Bioinformática e Biologia Computacional.