

Exploração do Paralelismo no Nível de Instrução: Passado, Presente e Futuro

Palestrante

Alberto Ferreira de Souza¹
(alberto@inf.ufes.br)

Resumo

A primeira arquitetura de computador capaz de explorar o paralelismo no nível de instrução, a arquitetura pipelined, consubstanciada no IBM 7030 Stretch, foi desenvolvida na década de 50 do século passado. Desde então, muitas outras arquiteturas foram propostas e máquinas foram construídas com este fim. Nesta palestra examinaremos a evolução histórica desta classe de arquitetura, alguns representantes atuais relevantes da mesma, e perspectivas e oportunidades de desenvolvimento futuro na área de exploração do paralelismo no nível de instrução.

¹Mestrado em Engenharia de Sistemas e Computação pela Universidade Federal do Rio de Janeiro e Doutor em Ciência da Computação pela University College London, UCL, Inglaterra, atualmente Professor da Universidade Federal do Espírito Santo/Centro Tecnológico.