

Arquiteturas Paralelas

Professores

César A. F. De Rose¹
(derose@inf.pucrs.br)
Thiago Ferreto²
(ferreto@inf.pucrs.br)

Resumo

Este curso objetiva trabalhar os conceitos básicos e as principais tendências na área de arquitetura de máquinas paralelas. Serão abordados os seguintes temas: Classificações de máquinas paralelas e organização de memória. Coerência de memórias cache. Avaliação de diferentes redes de interconexão e políticas de roteamento de mensagens. Tendências na construção de máquinas paralelas com ênfase para as máquinas agregadas (cluster de estações).

O texto está disponibilizado no Caderno de Cursos Permanentes das ERADs

¹Bacharel em informática pela Pontifícia Universidade Católica do Rio Grande do Sul. Mestre em Ciência da Computação pela Universidade Federal do Rio Grande do Sul, nas áreas de Arquitetura de Computadores e Processamento Paralelo. Doutorado em Ciência da Computação pela Universitat Karlsruhe, Alemanha. Nas áreas de Sistemas Operacionais e Processamento Paralelo e Distribuído. Professor do Programa de Pós-Graduação em Ciência da Computação da Pontifícia Universidade Católica do Rio Grande do Sul - PPGCC/PUCRS atuando nas disciplinas de Arquitetura de Computadores, Sistemas Operacionais e Processamento Paralelo, nos cursos de Graduação e Pós-Graduação. Coordenador do Centro de Pesquisa em Alto Desempenho (CPAD-PUCRS/HP) onde são pesquisadas aplicações de alto desempenho e arquiteturas paralelas utilizando o sistema operacional GNU/Linux.

²Graduação em Ciência da Computação pela Pontifícia Universidade Católica do Rio Grande do Sul. Mestrado em Ciência da Computação pela Pontifícia Universidade Católica do Rio Grande do Sul. Atualmente professor na Pontifícia Universidade Católica do Rio Grande do Sul nas disciplinas de Laboratório de Programação I e Programação Paralela e Distribuída.