

Fórum de Pós-Graduação em PAD

Coordenadores

Benhur de Oliveira Stein¹

(benhur@inf.ufsm.br)

Rafael Ramos dos Santos²

(rrsantos@unisc.br)

Resumo

O Fórum de Pós-Graduação da ERAD tem como principais objetivos promover a divulgação e estimular a troca de experiências em torno de trabalhos de pós-graduação na área de Processamento de Alto Desempenho. Para isso, o fórum oferece uma oportunidade para que alunos de mestrado e doutorado apresentem suas dissertações e teses em andamento, em um ambiente próprio para discussões e interação entre os participantes.

A primeira edição do fórum aconteceu em 2004, com a apresentação de 14 trabalhos. No ano seguinte, esse número aumentou para 16. Nesta edição, estamos muito satisfeitos de contar com 26 trabalhos, representando os diversos cursos de pós-graduação do Rio Grande do Sul e incluindo dois trabalhos de Santa Catarina.

A realização deste fórum não seria possível sem o apoio e colaboração de diversas pessoas e instituições engajadas em promover a consolidação e o reconhecimento da ERAD. Agradecemos a todos os que contribuíram para esta edição e desejamos que o evento seja proveitoso para todos os participantes.

¹Graduação em Engenharia Elétrica pela Universidade Federal de Santa Maria. Mestrado em Ciência da Computação pela Universidade Federal do Rio Grande do Sul e Doutorado em Informática pela Université de Grenoble – França. Professor na Universidade Federal de Santa Maria junto ao Centro de Tecnologia, Departamento de Eletrônica.

²Graduado em Ciência da Computação pela PUCRS tendo colado grau em 1994. Em 1995 ingressou no Mestrado em Computação na UFRGS e em 2003 recebeu o grau de Doutor em Ciência da Computação pela mesma instituição. Em 1999 mudou-se para o Vale do Silício onde atuou como pesquisador pós-graduado na University of California Santa Cruz desenvolvendo parte da sua tese de doutorado na área de Arquiteturas Superescalares. Em 2001 foi contratado como Engenheiro de Hardware pela Sun Microsystems Inc. onde atuou na arquitetura e projeto lógico da cache L2 do processador Multithreaded UltraSparcV. Além do projeto lógico, Rafael foi responsável pela gerência e execução do plano de teste da unidade de performance em hardware e pela elaboração de diagnóstico para estimativas de consumo de potência do mesmo processador. Como resultado deste trabalho, é co-autor de uma patente e de várias publicações nacionais e internacionais. Atualmente, é professor adjunto da Universidade de Santa Cruz do Sul, UNISC.