Arquiteturas Paralelas

Professores:

César A. F. De Rose[1]
(cesar.derose@pucrs.br)
Edson Luis Padoin[2]
(padoin@unijui.tche.br)

Resumo:

Este curso objetiva trabalhar os conceitos básicos e as principais tendências na área de arquitetura de máquinas paralelas. Serão abordados os seguintes temas: Classificações de máquinas paralelas e organização de memória. Coerência de memórias cache. Avaliação de diferentes redes de interconexão e políticas de roteamento de mensagens. Tendências na construção de máquinas paralelas com ênfase para as máquinas agregadas (cluster de estações).

O texto está disponibilizado no Caderno de Cursos Permanentes das ERADs.

1 Bacharel em Informática pela Pontifícia Universidade Católica do Rio Grande do Sul. Mestre em Ciência da Computação pela Universidade Federal do Rio Grande do Sul nas área de Arquitetura de Computadores e Processamento Paralelo. Doutor em Ciência da Computação pela Universitat Karlsruhe, Alemanha. Atua nas áreas de Sistemas Operacionais e Processamento Paralelo e Distribuído. Professor do Programa de Pós-Graduação em Ciência da Computação da Pontifícia Universidade Católica do Rio Grande do Sul – PPGCC/PUCRS. Coordenador do Centro de Pesquisa em Alto Desempenho (CPAD-PUCRS/HP) onde são pesquisadas aplicações de alto desempenho e arquiteturas paralelas utilizando o sistema operacional GNU/Linux.

2 Graduado em Informática pela Universidade Regional do Noroeste do Estado do Rio Grande do Sul (1995) e Mestre em Eng. da Produção com ênfase em Tecnologia da Informação pela Universidade Federal de Santa Maria (2001) . Atualmente é Professor da Universidade Regional do Noroeste do Estado do Rio Grande do Sul atuando principalmente nos seguintes temas: Programação Paralela, Processamento Distribuído, Processamento de Alto Desempenho, Desempenho de Processamento, Cluster e aglomerados